



## АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ

09.03.01 Информатика и вычислительная техника

Профиль: «Вычислительные машины, комплексы, системы и сети»

Б1.В.ДВ.03.02 «Технология проектирования устройств на программируемой логике»

№	Индекс	Наименование	Контроль	Семестр 8								З.е.	Неделя	Итого за курс								Каф	Сем			
				Всего	Контакт	Лек	Академических часов			СР	Контроль			Всего	Контакт	Лек	Академических часов			СР	Контроль			З.е.	Неделя	
							Лаб	Пр	КРП								Лаб	Пр	КРП							
8	Б1.В.ДВ.03.02	Технология проектирования устройств на ПЛИС	ЗаО РГР	72	12	4	8			56	4	2		ЗаО РГР	72	12	4	8			56	4	2		15	8

Формируемые компетенции: ПК-5

### Содержание дисциплины

№	Наименование видов занятий и тематик, содержание
1	Лекционные занятия, количество - 2 по 2 часа: 1.1. Программируемые логические схемы. CPLD. FPGA. 1.2. Моделирование устройств и систем нп ПЛИС
2	Лабораторные работы, количество - 2 по 4 часа. 2.1 Проектирование цифровых автоматов 2.2. Операционное устройство..
3	Расчетно-графическая работа. Разработка функционального узла.
4	Самостоятельная работа студентов: 4.1. Подготовка к защите лабораторных работ. 4.2. Подготовка с практическим занятиям. 4.2. Самостоятельное изучение теоретических материалов по следующим вопросам. Современные ПЛИС производства компаний Altera, Xilinx, Actel, Atmel, Lattice. Библиотеки и модули VHDL. Библиотеки и модули Verilog. Система проектирования Quartus фирмы Altera.. Структура, состав и возможности САПР Foundation ISE фирмы Xilinx

№	Наименование видов занятий и тематик, содержание
	Встроенные в ПЛИС процессоры. Моделирование ПЛИС со встроенными процессорами.

Год начала подготовки                    2018

Образовательный стандарт            № 929 от «19» сентября 2017 г.